

(11) Publication number:

11177374 A

Generated Document.

PATENT ABSTRACTS OF JAPAN

(21) Application number: 09336836

(51) Intl. Cl.: **H03H 9/13** H03H 3/02 H03H 9/02 H03H

9/17

(22) Application date: **08.12.97**

(30) Priority:

(43) Date of application

publication:

02.07.99

(84) Designated contracting

states:

(71) Applicant: MATSUSHITA ELECTRIC IND CO

----- --

(72) Inventor: IKEDA HIROYASU

YAMAGUCHI TOMOKAZU

(74) Representative:

(54) OSCILLATOR, MANUFACTURE FOR THE SAME AND ELECTRONIC EQUIPMENT USING THE SAME OSCILLATOR

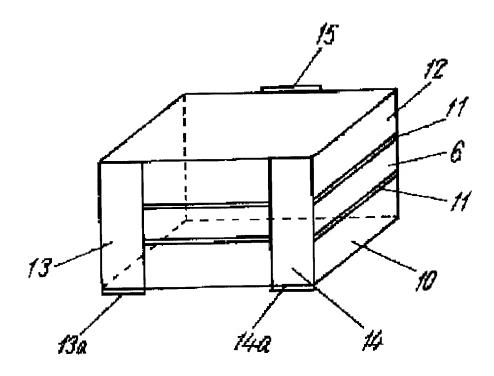
(57) Abstract:

PROBLEM TO BE SOLVED: To prevent a load capacity from being unformed by short-circuit between electrodes.

SOLUTION: A stacked body is formed by overlaying a capacity substrate 12 and one of substrates 10 below a piezoelectric diaphragm 6 and overlaying the capacity substrate 12 and the other one of the substrates 10 above the piezoelectric diaphragm 6, two electrodes selected out of the first and the second input/output electrodes 13 and 14 and an earth electrode 15 are provided on the right and left of the front side of this stacked body and one except those selected for the front side out of the first and the second input/output

electrodes 13 and 14 and the earth electrode 15 is provided on the rear side of the stacked body. The two electrodes selected on the front side are oscillators which are made to be an unformed surface of the electrode provided on the rear side.

COPYRIGHT: (C)1999,JPO



(51) Int.Cl.4

(19) 日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出顧公開番号

特開平11-177374

(43)公開日 平成11年(1999)7月2日

H03H	9/13		H03H	9/13				
	3/02			3/02		С		
	9/02			9/02	K A			
	9/17			9/17				
			審查請	求有	請求項の製	k13 OL	(全 8 頁)	
(21) 出願番号	}	特顯平9-33683 6	(71)出顧人	(71)出顧人 000005821 松下電器産業株式会社				
(22)出顧日		平成9年(1997)12月8日		大阪府門真市大字門真1006番地				
			(72)発明者	池田	弘康			
				大阪府	門真市大字門	真1006番均	色松下電器	
				産業株	式会社内			
			(72)発明者	山山	期一			
				大阪府	門真市大字門	真1006番均	也 松下電器	
				産業株	式会社内			
			(74)代理人	弁理士	岩橋 文は	ቜ <i>(5</i> 1-24	各)	

1

FΙ

(54) 【発明の名称】 振動子とその製造方法およびその振動子を用いた電子機器

識別記号

(57) 【要約】

【課題】 電極間の短絡による負荷容量の不形成を防止 する。

【解決手段】 圧電振動板6の下に容量基板12と基板 10の一方、前記圧電振動板6の上方に前記容量基板1 2と基板10の他方を重ね合せて重合体を形成し、この 重合体の前面側の左、右には、第1、第2の入出力電極 13,14とアース電極15の中から選択された二つを 設け、前記重合体の後面側には前記第1、第2の入出力 電極13,14と前記アース電極15の内、前記前面側 に選択されたもの以外の一つを設け、前記前面側におい て選択された二つの電極間は、前記後面側に設けた電極 の不形成面とした振動子。

6 圧電振動板

か 基 板

11 接着剂

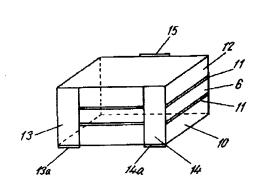
12 容量基积

13 第1の入出力電極

130,440 延長電極

14 第2の入出力電極

15 アース電極



【特許請求の範囲】

【請求項1】 圧電振動板の下に容量基板と基板の一 方、前記圧電振動板の上方に前記容量基板と基板の他方 を重ね合せて重合体を形成し、この重合体の前面側の 左、右には、第1、第2の入出力電極とアース電極の中 から選択された二つを設け、前記重合体の後面側には前 記第1、第2の入出力電極と前記アース電極の内、前記 前面側に選択されたもの以外の一つを設け、前記前面側 において選択された二つの電極間は、前記後面側に設け た電極の不形成面とした振動子。

圧電振動板の上方に容量基板、下方に基 【請求項2】 板を重合した請求項1に記載の振動子。

【請求項3】 基板の底面には、第1、第2の入出力電 極とアース電極のそれぞれの延長電極を設けた請求項1 あるいは請求項2に記載の振動子。

【請求項4】 基板の誘電率を容量基板の誘電率よりも 小さくした請求項1~請求項3のいずれか一つに記載の 振動子。

容量基板は、その内部に容量形成用の容 【請求項5】 量電極を設けた請求項1~請求項4のいずれか一つに記 載の振動子。

圧電振動板は、その表裏面に振動電極を 【請求項6】 有し、この圧電振動板に重合される容量基板の容量電極 の内、前記振動電極に近接する容量電極をアース電極に 接続した請求項5に記載の振動子。

アース電極は、第1、第2の入出力電極 【請求項7】 よりも大きくした請求項1~請求項6のいずれか一つに 記載の振動子。

【請求項8】 第1、第2の入出力電極とアース電極の 側面は蛇行面とした請求項1~請求項7のいずれか一つ に記載の振動子。

【請求項9】 基板と圧電振動板間、およびこの圧電振 動板と容量基板間の外周内部には、両者を接続するため の接着剤を設け、この接着剤の一部は、前記圧電振動板 の外周外へ突出させた請求項1~請求項8のいずれかー つに記載の振動子。

【請求項10】 接着剤は枠形状とした請求項9に記載 の振動子。

下面側に複数の第1、第2の入出力電 【請求項11】 極用延長部と複数のアース電極用延長部を印刷形成した 大板状の基板上面側に、接着剤を介して大板状の圧電振 動板を重ね、次にこの圧電振動板の上面側に、大板状の 容量基板を重ねて重合体を形成し、次にこの重合体を反 転させた後に基板側から切断して個片の振動子を形成 し、その後各個片となった振動子の前面側に第1、第2 の入出力電極、後面側にアース電極を形成する振動子の 製造方法。

【請求項12】 第1、第2の入出力電極用延長部とア ース電極用延長部の少なくとも一方は、Ag、またはA g-Pdの印刷により形成した請求項1に記載の振動子

の製造方法。

【請求項13】 請求項5~請求項9のいずれか一つに 記載の振動子を、その基板側が下方側となるように回路 基板上に実装した電子機器。

2

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明はマイクロコンピュー タの基準信号発生用などに用いられる振動子とその製造 方法およびその振動子を用いた電子機器に関するもので ある。

[0002]

【従来の技術】従来の振動子は図15に示すように圧電 振動板1の上、下に基板2を重ね合せて重合体を形成 し、この重合体の両側と中程に電極3,4,5を形成す ることにより製造されていた。すなわち、電極3,5が 入出力電極となり、電極4がアース電極となっており、 電極3,4及び4,5の間に形成される容量を発振子の 負荷容量として用いていた。

[0003]

【発明が解決しようとする課題】上記従来において問題 になるのは、電極間3,4及び4,5間において短絡が 生じるということである。つまり必要な負荷容量を形成 する場合、容量値によっては、電極3,4及び4,5間 を接近させなければならないのであるが、この振動子は 極めて小さいものであるため、振動子を形成する場合、 電極3,4及び4,5間を接近させるとこの電極3,4 及び4,5間で短絡が生じることがあった。

【0004】そこで本発明は短絡による負荷容量の不形 成を防止するものである。

[0005] 30

【課題を解決するための手段】この目的を達成するため に本発明は圧電振動板の下に容量基板と基板の一方、前 記圧電振動板の上方に前記容量基板と基板の他方を重ね 合せて重合体を形成し、この重合体の前面側の左、右に は、第1、第2の入出力電極とアース電極の中から選択 された二つを設け、前記重合体の後面側には前記第1、 第2の入出力電極と前記アース電極の内、前記前面側に 選択されたもの以外の一つを設け、前記前面側において 選択された二つの電極間は、前記後面側に設けた電極の 不形成面としたものである。

【0006】すなわち、このような構成とした場合、重 合体の前面側には二つの電極が、重合体の後面側には一 つの電極が形成されるものとなるので電極間における短 絡が生じなくなるものである。

[0007]

【発明の実施の形態】本発明の請求項1に記載の発明 は、圧電振動板の下に容量基板と基板の一方、前記圧電 振動板の上方に前記容量基板と基板の他方を重ね合せて 重合体を形成し、この重合体の前面側の左、右には、第 1、第2の入出力電極とアース電極の中から選択された 50

二つを設け、前記重合体の後面側には前記第1、第2の 入出力電極と前記アース電極の内、前記前面側に選択さ れたもの以外の一つを設け、前記前面側において選択さ れた二つの電極間は、前記後面側に設けた電極の不形成 面とした振動子であって、これによれば重合体の前面側 には二つの電極、後面側には一つの電極を形成すること となるため、たとえ小型化されることがあっても電極間 の短絡が生じないものである。

【0008】また、本発明の請求項2に記載の発明は、 圧電振動体の上方に容量基板、下方に基板を重合した請 求項1に記載の振動子であって、この振動子を回路基板 上に実装した場合に容量基板側がその回路基板から最も 離れた位置となるため、この容量基板に対する回路基板 との間に発生する浮遊容量が形成されにくくなり、言い かえればこの振動子の負荷容量は容量基板によって支配 されたものとなり、その発振は安定したものとなる。

【0009】本発明の請求項3に記載の発明は、基板の 底面に、第1、第2の入出力電極とアース電極のそれぞ れの延長電極を設けた請求項1あるいは請求項2に記載 の振動子であって、基板の底面側にそれぞれ第1、第2 の入出力電極とアース電極の延長電極を形成しているた めに、回路基板上に実装した場合の実装性が極めて良好 なものとなる。すなわちこの振動子を回路基板上に実装 する場合には、この振動子の前面側の第1、第2の入出 力電極と後面側のアース電極との間ではんだなどを用い て電気的、機械的な接続を行うわけであるが、延長電極 を形成しているために、回路基板に実装した場合、極め て実装性のよいものとなる。

【0010】本発明の請求項4に記載の発明は、基板の 誘電率を容量基板の誘電率よりも小さくした請求項1~ 請求項3のいずれか一つに記載の振動子であって、基板 の誘電率が小さいことから、この振動子を回路基板上に 実装した場合に、振動子の回路基板に対する浮遊容量が 形成されにくいものである。

【0011】本発明の請求項5に記載の発明は、容量基 板の内部に容量形成用の容量電極を設けた請求項1~請 求項4のいずれか一つに記載の振動子であって、その内 部に容量電極を設けているために、容量基板の上面側に 容量電極が表出せず、これによって、この容量電極に対 する回路基板又は、他の部品間による浮遊容量が発生し にくいものになるとともに、この振動子をその基板側を 下面側にして実装基板に実装した場合は、この容量基板 の上面側に容量電極が表出していないために、その上面 に他の部品か設けられた場合でも、他の部品間での電気 的な短絡も起きにくくなるものである。

【0012】本発明の請求項6に記載の発明は、圧電振 動板の表裏面に振動電極を有し、この圧電振動板に重合 される容量基板の容量電極の内、前記振動電極に近接す る容量電極をアース電極に接続した請求項5に記載の振 動子であって、このように形成した場合は、振動電極と

容量電極の間に浮遊容量が形成されてしまっても、その 浮遊容量は容量電極間に形成される容量に対して、並列 に接続されたものとなり、圧電振動子の振動の劣化を防 止することができる。

【0013】すなわちこの容量電極のうち、振動電極と は離れた側の容量電極をアース電極に接続した場合、圧 電振動板の振動電極とそれに近接する容量電極間に浮遊 容量が形成された場合は圧電振動子と並列に浮遊容量が 接続されたものとなり、振動子の発振特性を劣化させる こととなるが、上述のごとく振動電極に近接する容量電 極をアース電極に接続すれば、その浮遊容量は、その容 **量電極間に形成される容量に対して並列接続されること** になるため、振動子の発振は安定したものとなるのであ

【0014】本発明の請求項7に記載の発明は、アース る。 電極を、第1、第2の入出力電極よりも大きくした請求 項1~請求項6のいずれか一つに記載の振動子であっ て、これは回路基板上に実装した場合のずれを防止する ためのものである。

【0015】すなわち重合体の前面側には第1、第2の 入出力電極が形成され、後面側にはアース電極が設けら れるので、その面積は前面側の第1、第2の入出力電極 の方が大きくなりがちであって、このようになると回路 基板上に実装した場合、はんだによって第1、第2の入 出力電極を引っ張る力が大きくなり、その結果回路基板 上で振動子のずれが発生する。そのため、それを防止す べくアース電極を第1、第2の入出力電極よりも大きく することにより、できるだけ回路基板に実装したときの はんだの張力の差を小さくしようとしたものである。

【0016】また、本発明の請求項8に記載の発明は、 第1、第2の入出力電極とアース電極の側面は蛇行面と した請求項1~請求項7のいずれか一つに記載の振動子 であって、この振動子の場合、その重合体の前面側には 第1、第2の入出力電極しか形成しておらず、たとえこ の振動子が小型化されたものであっても、第1、第2の 入出力電極間には十分な距離が確保されており、その結 果として、第1、第2の入出力電極を側面を蛇行した形 とすることによって、これを実装した場合、この蛇行面 がはんだとの接続面となるため、はんだとの接続面積を 向上させるとともに、蛇行面となっているため、かみつ きが強くなることにより、接続強度は強くなるものであ

【0017】また、本発明の請求項9に記載の発明は、 基板と圧電振動板間、およびこの圧電振動板と容量基板 間の外周内部には、両者を接続するための接着剤を設 け、この接着剤の一部は、前記圧電振動板の外周外へ突 出させた請求項1~請求項8のいずれか一つに記載の振 動子であって、接着剤を外まで突出させることによっ て、上下の基板と圧電振動板間を接続するとともに、こ の突出面が車のバンバーのごとく、振動子を大量生産す 50

5

る場合の衝突力の緩和に寄与するものである。

【0018】すなわち、この接着剤は、基板や圧電振動板よりも硬度ははるかに低く、やわらかいものであり、若干でも外部に突出させることにより、この突出部が衝突する方が各基板が衝突するよりも各基板及び圧電振動子に対するダメージを緩和することができるのである。

【0019】又、本発明の請求項10に記載の発明は、接着剤を枠形状とした請求項9に記載の振動子であって、接着剤が枠形状になっているため、振動子外周全面に接着剤の突出が容易であり、この枠で囲まれた外方部分、すなわち振動電極部分は、この接着剤と上下基板によって包囲されていることになり、外部からの異物の侵入を防止することができる。

【0020】本発明の請求項11に記載の発明は、下面 側に複数の第1、第2の入出力電極用延長部と複数のア 一ス電極用延長部を印刷形成した大板状の基板上面側 に、接着剤を介して大板状の圧電振動板を重ね、次にこ の圧電振動板の上面側に、大板状の容量基板を重ねて重 合体を形成し、次にこの重合体を反転させた後に基板側 から切断して個片の振動子を形成し、その後各個片とな った振動子の前面側に第1、第2の入出力電極、後面側 にアース電極を形成する振動子の製造方法であって、重 合体を形成した後に、これを反転させ基板側より切断し て、個片の振動子を形成する場合、基板側には、あらか じめ第1、第2の入出力電極の延長電極と、アース電極 の延長電極が印刷形成されているため、この個片の切断 に当たり、前記延長電極がその切断に従って、その重合 体の下方部にすり降ろされたような状態で切断が行われ ることとなる。この結果個片となった振動子の前面側に 第1、第2の入出力電極、後面にアース電極を形成する 場合、あらかじめ設けていた延長電極との間の電気的接 続がすり降ろされた部分により、確実になされるもので ある。

【0021】また、本発明の請求項12に記載の発明は、第1、第2の入出力電極用延長部とアース電極用延長部の少なくとも一方は、Ag、またはAgーPdの印刷により形成した請求項11に記載の振動子の製造方法であって、個片への切断時にその一部が下方にすり降ろされやすくなる。よって後の工程によって第1、第2の入出力電極及びアース電極を重合体の前面、後面に形成する場合に、すり降ろされた部分によって両者の電気的接続を確実にするものである。

【0022】本発明の請求項13に記載の発明は、請求項5~請求項9のいずれか一つに記載の振動子を、その基板側が下方側となるように回路基板上に実装した電子機器であって、この場合、この電子機器の高さを低くすることが可能となるものである。すなわち振動子の基板側を下方となるように実装したとしても、その最も上側の容量基板は、その内部に容量電極を設けており、容量基板の上面側に容量電極を設けていないため、この振動

子の上面に他の部品があったとしても、その間で短絡が 起きず、短絡防止のための絶縁シートなどを実装する必 要がないため、振動子に対して他の部品を接近して配置 することが可能となるので、電子機器の高さを低くし、 小型化できるのである。

【0023】以下実施形態を添付図面により説明する。 (実施の形態1)図1において6はチタン酸鉛を主成分とする誘電体で形成した圧電振動板で、その上、下面には図3に示すごとく、円形の振動電極7がAgあるいはCu,Ni等、スパッタや蒸着可能な金属により形成されており、この形成時に引出電極8も同時に形成され、その延長部に接続電極9が同時に形成されている。

【0024】また、この圧電振動板6の下面側には、ア ルミナで形成された基板10が、接着剤11によって固 定されている。さらに圧電振動板6の上面側には、同じ く接着剤11を介して容量基板12が接着固定されてい る。すなわち、圧電振動板6、基板10、容量基板12 が接着剤11により重ね合さった重合体となっているも のである。そしてこの重合体の前面側の両サイドには第 1、第2の入出力電極13,14が形成されており、一 方この重合体の後面側にはアース電極15が、前記第 1、第2の入出力電極13,14間の対応する部分に設 けられているのである。 前記容量基板 12 はチタン酸マ グネシウムを主成分とする誘電体で形成されたものであ って、その内層には図2、図4、図5に示す容量電極1 6, 17が形成されている。すなわちこれらの容量電極 16,17は図4、図5に示すごとく対向させるための 平面部を持ったものにおいて、その一方が引き出された 形状となっており、まず容量電極16は、後面側に引き 出された後アース電極15と電気的に接続されている。 【0025】また、容量電極17は、前面側に引き出さ

れて、第1、第2の入出力電極13,14に接続されているものである。このうち、アース電極15に接続された容量電極16は図2に示すごとく、振動電極7に近接した側であって、これは後に詳細に説明するが、この容量電極16と振動電極7で形成される浮遊容量によって、圧電振動板6の振動が低下するのを防止するための対策である。すなわち、以上の構成を取ることによって、等価回路で表現すると図6に示すごとく、発振回路が形成されることとなる。すなわち、図6に示すごとく、圧電振動板6に対して容量電極16,17によって形成される2をの容量がその入出力側に接続された状態となっている。

【0026】ここまでは一般的な等価回路であるが、ここで重要なことは、上述したごとく、振動電極7に近接する側の容量電極16をアース電極15に接続したことである。

【0027】図2にもどって説明を続けると、振動電極7とこれに近接する容量電極16との間に形成される浮 50 遊容量は図6において、容量電極16,17間に形成さ

れる容量に対して並列接続されたものになる。すなわち、この浮遊容量は非常に小さなものであるため容量電極16,17で形成される容量値を大きく変動させてしまうことにはならない。よって、圧電振動板6の振動というものは、極めて安定したものとなるのであるが、これを逆に図2において、容量電極16が第1、第2の入出力電極13,14に接続された状態となると、浮遊容量は図6において振動電極7と容量電極17間に形成され、圧電振動板6に対して並列接続された状態となる。こうなると、圧電振動板6に対してバイパスができることとなり、振動子の発振特性を著しく低下させてしまうこととなる。

【0028】さて図2にもどって説明を続けるならば、 圧電振動板6の外周の上、下面にはそれぞれ枠状の接着 剤11が設けられており、これによって同図2に示すご とく、その振動電極7部分にはその上下に十分な振動空 間が形成されており、よって、振動阻害が起きることは ない。なお、この枠状に形成された接着剤11はその一 部がこれら基板10、圧電振動板6、容量基板12を重 合させた後の加圧を行うことで一部が外方にとの間にお おとなっている。この突出部分が、他の素子との間にお けるパンパーの効果を果すことになるのである。すなわ ち、この接着剤11は重合体を構成する三つのものより も硬度はやわらかく、よって、大量生産する場合など に、振動子が接触する場合にこの突出した接着剤11が 衝突するとそれらにおいて、損傷を与えることが少なく なるのである。

【0029】さて、そのように形成された振動子の下面側、すなわち図1において基板10の裏面側にも、それ 30 ぞれ第1、第2の入出力電極13,14の延長電極13 a,14a及び図2においては図示されていないアース電極15のための延長電極15aが形成されており、これらはそれぞれ第1、第2の入出力電極13,14とアース電極15に電気的に接続されているのである。

【0030】さて、次にその製造方法について説明する。図8は個片となった振動子を示し、図7は8個の振動子を作る場合において、大板状の圧電振動板6A、容量基板12A、基板10Aを、これも枠体の連続体である大板状の接着剤11Aとともに重合させた後に、図7における破線部分で切断を行うことによって図8に示す個片を得るのである。

【0031】なお、図7に示すごとく、大板状の基板10Aの表面には延長電極13a,14a及び15aが印刷により形成されておりこれらも同じく破線部分で切断されることによって図8に示すごとく、個片となった際にそれぞれ基板10~下面側に形成されるのである。この場合に重要なことは、図7に示すごとく、三者を重ね合せた後の切断は、大板状の基板10Aを上面側にして切断を行うことである。すなわち、このように上面側に50

して切断を行えば、その切断時にAgまたはAg-Pdで形成した延長電極13a,14a,15aの一部がその切断とともに下方にすり降ろされた状態となる。そこで、このすり降ろされた部分に、図1に示すごとく、それぞれ第1、第2の入出力電極13,14及びアース電極15がスパッタで形成されれば、このすり降ろされた部分を介して確実に第1、第2の入出力電極13,14及びアース電極15とそれぞれの延長電極13a,14a,15aが接続されることになるのである。

8

【0032】次に図9、図10は他の実施形態を示し、この実施形態においては、アース電極15の延長電極15aを短くしたものである。すなわち、図8に示すものでは、個片に切断した場合にもその横方向一杯に延長電極15aが形成されるようにしたが、この実施形態では、図9、図10に示すごとく、延長電極15aが、その中程にだけ散けられるようにしたものである。

【0033】図11、図12は他の実施形態を示し、この実施形態では、容量基板12に形成する容量電極16a,17aを平面配置したものである。すなわち、図1、図2に示した実施形態においては、容量電極16,17を上下に誘電体を介して対向させたものであるが、図11、図12においては、これらの容量電極16a,17aを図12に示すごとく平面状に配置し、それらの間で容量が形成されるようにしたものである。もちろん、この実施形態においても圧電振動板6の振動電極7と近接する容量電極16aをアース電極15と電気的に接続するようにしている。

【0034】図13は、さらにその他の実施形態を示し、この実施形態においては、容量電極16aの中程をくり抜いた形をしたものである。すなわち、このように平面配置した場合には、容量電極16a,17aにおいて、主に容量形成するのはそれらが対向する辺の近傍部分であって、特に16aの中程の部分は容量形成には関係ないものとなるので、下方の振動電極7との浮遊容量形成を防ぐためにもこの部分はくり抜いておいた方が望ましい。

【0035】(実施の形態2)図14は本発明の上記実施形態による振動子をハードディスクドライブに実装した一実施形態を示す要部断面図である。振動子は回路基板18上にはんだ19によりその基板10側を下にして実装されており、その上部には、ハードディスクのディスクユニット20が近接している。すなわち、この実施形態においては振動子の上面側に電極が表出していないため、たとえ振動子の上部に近接するディスクユニット20が接触しても電気的な短絡は起きにくくなり、極めて近接して位置させることができる上、図16に示すような従来必要であった振動子とディスクユニット20の間の絶縁シート21なども設ける必要がないため、ハードディスクのディスクユニット20の高さを低くすることが可能となる。この効果は、CD-ROMドライブ等

40

の他の電子機器においても同様に得ることができ、電子 機器の高さを低くし、小型化することが可能である。

[0036]

【発明の効果】以上のように本発明においては、圧電振動板の下に容量基板と基板の一方、前記圧電振動板の上方に前記容量基板と基板の他方を重ね合せて重合体を形成し、この重合体の前面側の左、右には、第1、第2の入出力電極とアース電極の中から選択された二つを設け、前記重合体の後面側には前記第1、第2の入出力電極と前記アース電極の内、前記前面側に選択されたもの以外の一つを設け、前記前面側において選択された二つの電極間は、前記後面側に設けた電極の不形成面とした振動子であってこれによれば重合体の前面側には二つの電極、後面側には一つの電極を形成することとなるため、たとえ小型化されることがあっても電極間の短絡が生じないものである。

【図面の簡単な説明】

【図1】本発明の一実施形態における振動子の斜視図

【図2】同断面図

【図3】図1に示す圧電振動板の斜視図

【図4】同容量基板の平面断面図

【図5】同平面断面図

【図6】本発明の一実施形態における振動子の等価回路 図

【図7】本発明の一実施形態における振動子の製造方法 を説明するための斜視図

【図8】本発明の一実施形態における振動子の製造方法 を説明するための斜視図

【図9】本発明の他の実施形態における振動子の製造方 法を説明するための斜視図

【図10】同斜視図

【図11】本発明の他の実施形態における振動子の断面

逐

【図12】図11に示す容量基板の平面断面図

【図13】本発明のさらに他の実施形態における容量基板の平面断面図

10

【図14】本発明の一実施形態における電子機器の要部 断面図

【図15】従来の振動子の斜視図

【図16】従来の電子機器の要部断面図

【符号の説明】

10 6 圧電振動板

6 A 圧電振動板

7 振動電極

8 引出電極

9 接続電極

10 基板

10A 基板

11 接着剤

12 容量基板

12A 容量基板

20 13 第1の入出力電極

13a 延長電極

14 第2の入出力電極

14a 延長電極

15 アース電極

15a 延長電極

16 容量電極

16a 容量電極

17 容量電極

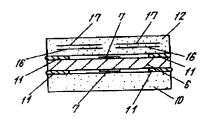
17a 容量電極

30 18 回路基板

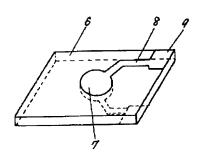
19 はんだ

20 ディスクユニット

【図2】

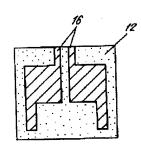


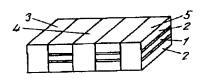
【図15】

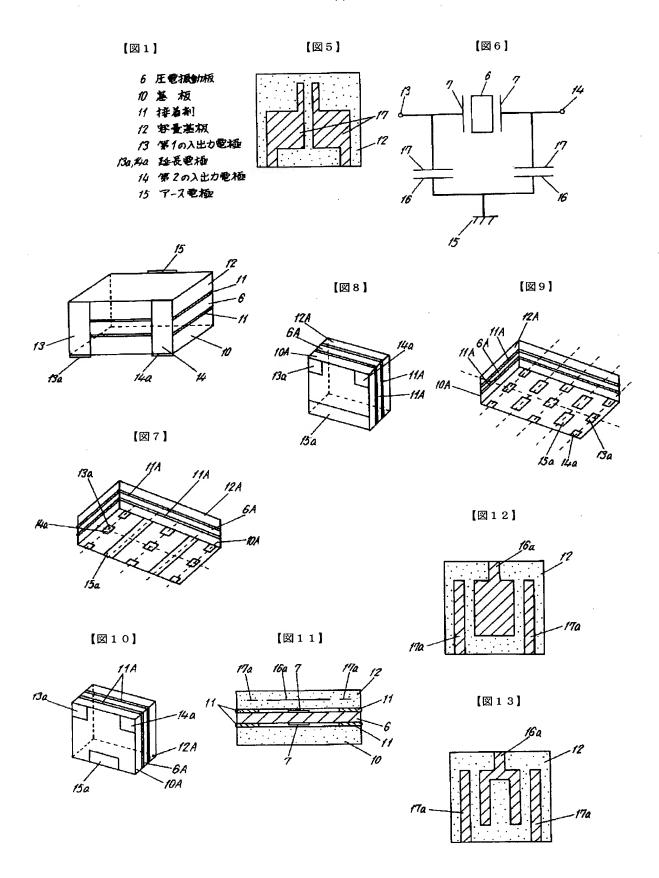


[図3]

【図4】







【図14】

20 6 19 8 FILL THE TOTAL PO 【図16】

